

STUDIUL PORȚILOR LOGICE

Scopul lucrării

- verificarea unor teoreme din algebra booleană
- verificarea universalității porților ȘI-NU, respectiv SAU-NU
- realizarea porților SAU-EXCLUSIV, respectiv SAU-EXCLUSIV-NU cu porți logice elementare
- generarea semnalelor periodice cu ajutorul inversoarelor

Materiale necesare

- porți logice: ȘI ([74HC08](#)), SAU ([74HC32](#)), ȘI-NU ([74HC00](#)), SAU-NU ([74HC02](#)), inversoare ([74HC04](#))
- sursă de alimentare stabilizată
- multimetru electronic
- osciloscop și sonde
- placă de conexiuni (breadboard) și conectori
- cabluri

Metodologia efectuării lucrării

a) Verificarea unor teoreme din algebra booleană

- se notează datele de catalog relevante ale circuitelor integrate folosite, cu specificarea semnificației lor
- se identifică terminalele circuitelor integrate folosite pe baza catalogului
- folosind o poartă ȘI, o poartă SAU și un inversor se construiesc circuitele care să realizeze funcțiile logice $X + X \cdot Y$, respectiv $X + \bar{X} \cdot Y$, se completează tabelele de adevăr și se verifică dacă:

$$X + X \cdot Y = X$$
$$X + \bar{X} \cdot Y = X + Y$$

b) Verificarea teoremelor lui De Morgan

- folosind o poartă SAU-NU, o poartă ȘI și două inversoare se verifică veridicitatea teoremei lui De Morgan conform căreia:

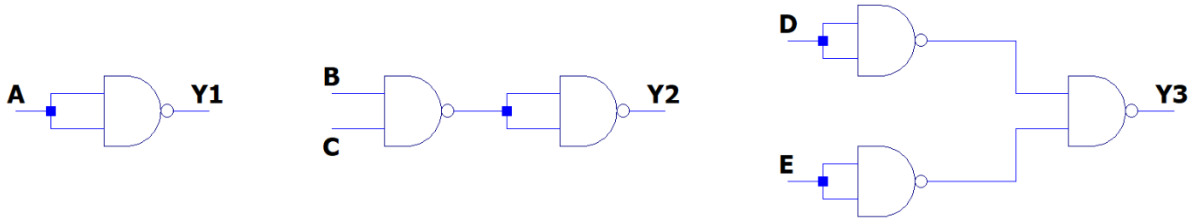
$$\overline{(X + Y)} = \bar{X} \cdot \bar{Y}$$

- folosind o poartă ȘI-NU, o poartă SAU și două inversoare se verifică veridicitatea teoremei lui De Morgan conform căreia:

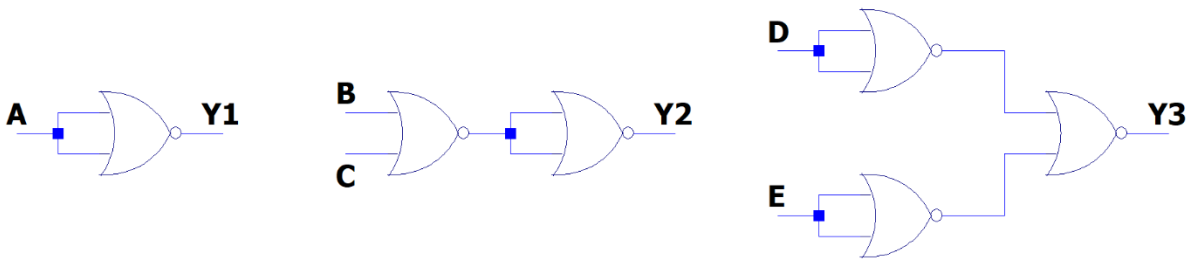
$$\overline{(X \cdot Y)} = \bar{X} + \bar{Y}$$

c) Universalitatea porților ȘI-NU, respectiv SAU-NU

- folosind numai porți ȘI-NU se realizează circuitele de mai jos, se completează tabelele de adevăr și se stabilesc funcțiile logice elementare pe care acestea le realizează

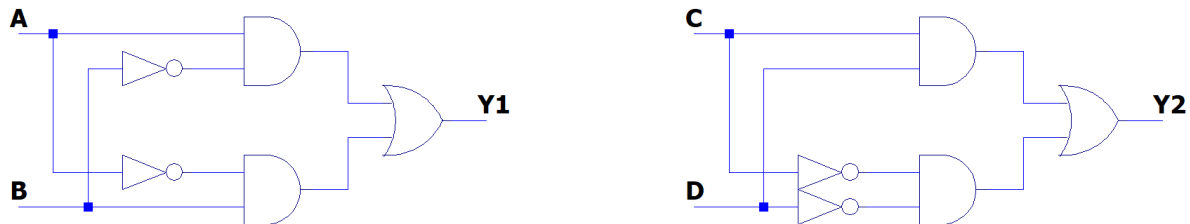


- folosind numai porți SAU-NU se realizează circuitele de mai jos, se completează tabelele de adevăr și se stabilesc funcțiile logice elementare pe care acestea le realizează



d) Realizarea porților SAU-EXCLUSIV, respectiv SAU-EXCLUSIV-NU cu porți logice elementare

- folosind două inversoare, o poartă SAU și două porți ȘI, se realizează circuitele de mai jos, se completează tabelele de adevăr și se verifică dacă ele realizează funcțiile logice SAU-EXCLUSIV, respectiv SAU-EXCLUSIV-NU



e) Generarea semnalelor periodice cu ajutorul inversoarelor

- se conectează în cascadă (serie) un număr de 5 inversoare, după care se conectează ieșirea ultimului inversor la intrarea primului. Se conectează osciloscopul între ieșirea ultimului inversor și masă. Observați semnalul de pe afișajul osciloscopului, descrieți imaginea observată și încercați să găsiți explicația apariției lui.